



# 陈万

## 个人简历

出生年月：1999-07

电话：18205035229

现居：江苏南京

性别：男

邮箱：wchen0717@163.com

求职岗位：电源工程师

## 教育背景

2023-09 ~ 2026-06	南京邮电大学	集成电路工程-全日制-硕士
主修课程：集成电子学、模拟集成电路设计、半导体器件物理等		平均成绩：83/100
2020-09 ~ 2022-06	南京邮电大学	信息工程-全日制-本科
主修课程：电路分析、数字电路、模拟电路、信号与系统、Python等		学业绩点：3.42/5.0

## 实习经历

2022-02 ~ 2022-06	无锡捷捷兴电子科技有限公司	硬件工程师
工作内容：参与了直流无刷电机（BLDC）项目中有感无刷电机模块及 STM32 单片机最小系统的设计及实现。		
具体职责：基于电机参数进行关键元器件选型；运用Altium Designer进行原理图设计与CB Layout；负责板卡的焊接与调试；利用STM32 CubeMX与Keil进行固件开发，实现BLDC基础驱动功能。		
实习成果：完成对项目所需BOM的核对、分类与系统整理工作；引入PID控制算法实现BLDC恒速控制，并通过OLED显示屏实时显示转速、PWM占空比等参数，为产品调试提供直观依据。		

## 项目经验

2024-10 ~ 2025-01	分立器件 Flyback 开关电源设计	主要负责人
项目描述：基于分立器件方案，独立开发一款输出为 5V/2A 的反激式（Flyback）DC-DC 开关电源。		
个人工作： <ul style="list-style-type: none"><li>独立完成主功率拓扑回路与反馈控制环路（电压、电流控制）的全流程设计与实现，覆盖了关键元器件（MOSFET/运放/二极管）选型及变压器绕制；</li><li>运用 Altium Designer 完成原理图设计与 PCB Layout，亲手完成所有元器件的焊接与系统调试；</li><li>主导环路补偿网络的设计与优化，解决稳定性问题；通过设计RC吸收回路，有效抑制因变压器漏感与二极管反向恢复引起的电压尖峰及高频振铃；</li><li>独立使用示波器、稳压源、万用表等设备进行系统功能调试与性能优化。</li></ul>		
项目成果：成功实现 24V 转 5V/2A 的 DC-DC 转换，电压转换效率达 83%；输出纹波电压控制在 3% 以内，负载调整时间在 4.4ms，性能达标。		
2024-07 ~ 2024-09	分立器件 Buck 开关电源设计	主要负责人
项目描述：独立开发一款基于分立器件的Buck（降压）开关电源，完成从理论设计到硬件实现的全过程。		
个人工作： <ul style="list-style-type: none"><li>主导主功率回路（含MOSFET、电感等关键器件选型计算）与反馈控制环路的设计，以及完成过流、过压保护的电路设计；</li><li>运用Multisim对电源拓扑进行建模仿真，预先验证方案可行性，为硬件实现提供理论依据，降低风险；</li><li>通过分析零点、极点分布，精准定位自激振荡与响应慢根源；在重新设计补偿网络后，优化了负载调整时间和输出纹波，使系统稳定性得到显著提升；</li></ul>		
项目成果：实现了高精度、高稳定性的电压闭环控制；成功实现 12V 转 5V DC-DC转换，整机效率达 90%，输出纹波低至 0.8%，负载调整时间快至100μs。		

## 技能荣誉

**技能方面：**熟练使用Altium Designer, Multisim, LTspice进行电路的设计、Layout、仿真以及万用表、示波器、稳压电源等测试仪器；熟悉Buck、Boost、Flyback等电源拓扑的结构与分析；了解I2C、SPI、USART等通信协议以及 STM32 系列单片机开发；

**语言能力：**通过CET-4，有一定的英文技术文档阅读能力；

**荣誉奖项：**曾获得优秀班干、国家励志奖学金2次、研究生三等奖学金3次。

## 自我评价

具备硕士阶段的深度文献阅读功底，拥有扎实的自学能力与钻研精神。曾成功策划组织课题组团建以及课题项目的相互帮助完成，沟通能力良好且具备很好的团队协作精神；同时在项目学习和调试中能够长期保持专注，可以适应高强度工作。